

8

Referências

- 1 TANENBAUM, A. Computer Networks. Prentice-Hall, 3 ed, 1996/4 ed 2003. ISBN: 0-13-349945-6
- 2 IEEE std 802.3, 2000 Edition. (Incorporating IEEE Std 802.3, 1998 Edition, IEEE Std 802.3ac-1998, IEEE Std 802.3ab-1999, IEEE Std 802.3z-1998 and IEEE Std 802.3ad-2000)
- 3 DAVIDSON, J.; PETERS, J. Voice Over IP Fundamentals. Cisco Press, 2000, cap 8.
- 4 BATES, R. Broadband Telecommunications Handbook. Second Edition, McGraw-Hill, 2002, pp 503. ISBN 0-07-139851-1
- 5 THE INTERNET ENGINEERING TASK FORCE. Request For Comments: 1242, julho 1991
- 6 NAVABI, ZAINALABEDIN. Embedded Core Design with FPGAs, McGraw-Hill Professional, 2006
- 7 PEDRONI, V. Circuit Design with VHDL, The MIT Press, agosto 2004. ISBN 978-0262162241
- 8 BHASKER, J. Verilog HDL Synthesis, A Practical Primer, Star Galaxy Pub, outubro 1998. ISBN 978-0965039154
- 9 XILINX Inc, Local-Link Interface Specification, Publicação eletrônica, 2005
- 10 XILINX Inc, OPB Serial Peripheral Interface (SPI) – Product Specification, Publicação eletrônica, 2006
- 11 XILINX Inc, Virtex 4 family overview, publicação eletrônica, setembro 2004
- 12 MENDONÇA, A.; Zelenovsky, R. PC e Periféricos – Um guia completo de programação. Editora Ciência Moderna, 1996, pag 388
- 13 SIEWERT, S. SoC drawer: Function allocation and specification, IBM, Novembro 2005. Disponível em: http://www.ibm.com/developerworks/power/library/pa-soc2/index.html?S_TACT=105AGX16&S_CMP=EDU. Acesso em junho 2008
- 14 KREUGER, R. Digital Clock Management in Virtex-4 Devices, Xilinx, Inc, 2005. Disponível em http://www.xilinx.com/publications/xcellonline/xcell_52/xcell_52/xc_pdf/xc_v4dcm52.pdf. Acesso em junho 2008
- 15 XILINX Inc. Virtex-4 RocketIO Multi-Gigabit Transceiver User Guide, versão 3.2, publicação eletrônica, setembro 2006. Disponível em <http://www.slac.stanford.edu/exp/npa/xilinx/ug076.pdf>. Acesso em junho 2008
- 16 XILINX Inc. LogicCore - Processor Local Bus (PLB), Publicação eletrônica, julho 2003. Disponível em http://www.xilinx.com/support/documentation/ip_documentation/plb_v34.pdf. Acesso em junho 2008
- 17 XILINX INC, LogicCore - PLB to OPB Bridge (v1.01a), publicação eletrônica, julho 2005. Disponível em http://www.xilinx.com/support/documentation/ip_documentation/plb2opb_bridge.pdf. Acesso em junho 2008
- 18 SPIRENT COMMUNICATIONS. How to Test 10 Gigabit Ethernet Performance. White Paper, Maio 2005. Disponível em <http://www.spirent.com/documents/3731.pdf>. Acesso em junho 2008.

- 19 THE INTERNET ENGINEERING TASK FORCE. Request For Comments: 826, An Ethernet Address Resolution Protocol, novembro 1982.
- 20 MICROSOFT CORPORATION, MSDN Training: Programming with C#, fevereiro 2002
- 21 THE INTERNET ENGINEERING TASK FORCE. Request For Comments: 826, Benchmarking Methodology for Network Interconnect Devices, março 1999